



Уважаемый коллега!

Кафедра вычислительной техники Университета ИТМО приглашает Вас на семинар **«Cadence Technology Day: Virtual Model Prototyping, High Level Synthesis, Synthesis and Digital Implementation»**.

В рамках семинара Вы сможете узнать о новейших технологиях для проектирования интегральных микросхем и «систем на кристалле» непосредственно от специалистов компании Cadence Design Systems, Inc. Представители компании расскажут о технологиях синтеза аппаратуры из высокоуровневых описаний с помощью инструмента Cadence Stratus High-Level Synthesis, продемонстрируют возможности программно-аппаратной интеграции при помощи средства Cadence Virtual System Platform и представят САПР Genus и Innovus, позволяющие увеличить продуктивность разработчиков на RTL уровне и снизить сроки проектирования на топологическом.

Отечественный опыт использования САПР Cadence продемонстрируют представители АО "Концерн "ЦНИИ "Электроприбор", одного из ведущих предприятий отечественной приборостроительной отрасли.

Преподаватели Университета ИТМО представят результаты исследований в области высокоуровневого проектирования на кафедре вычислительной техники и поделятся опытом использования САПР высокоуровневого синтеза в рамках реального проектирования.

Дата и место проведения семинара: 15 октября 9 ч. 00 мин., научно-образовательная лаборатория «Встроенных систем и «систем на кристалле» кафедры вычислительной техники Университета ИТМО, Санкт-Петербург, Биржевая линия, д.14, лит.А, ауд.358.

Регистрация

Участие в семинаре бесплатно, требуется предварительная подача заявки.

Контакт - Кустарев Павел Валерьевич, kustarev@lmt.ifmo.ru, тел. +7(921)9167632

С программой семинара вы можете ознакомиться в приложении.

Будем рады видеть вас на семинаре!